

Klassenstufe	WSZ
SEK2LK	5

LB	UStd	Datum	Ziele / Inhalt / Didaktischer Schwerpunkt	Bemerkung
Lernbereich 8 - Informationssicherheit				
1	1		Kennen theoretischer Grundlagen	
	2		Binär und Hexadezimalsystem	
	3		Rechnerinterne Zahlenformate (Gleitkommazahl)	Gleitkommazahl
	4		Zweierkomplement, Festkommazahl, Zeichencodierung	
	5		Boolsche Algebra	
	6		NOT, AND, OR und deren Verknüpfungen, Wahrheitstabellen	
	7		Doppelnegation, Kommutativ-, Assoziativ und Distributivgesetz	
	8		De Morgansche Regeln, Vereinfachung boolescher Ausdrücke	
	9		Übertragen der theoretischen Grundlagen auf die Umsetzung in Schaltnetzen	
	10		Einsatz von Simulationssoftware	
	11		Übung	
	12		Schaltnetzanalyse	
	13		Schaltnetzsynthese, Umsetzung einer booleschen Funktion in eine Hardware-Schaltung	
	14		Standardschaltnetze Halb- und Volladdierer	
	15		Einblick gewinnen in die Herstellung von Mikrochips	
	16		Einblick gewinnen in die Herstellung von Mikrochips	
	17		Übertragen von Kenntnissen zur Rechnerarchitektur auf aktuelle Hardware	Prozessoren, Arten von Speichersystemen, Beurteilen der Einsatzmöglichkeiten, nachhaltige Nutzung von Hardware
	18		Übertragen von Kenntnissen zur Rechnerarchitektur auf aktuelle Hardware	